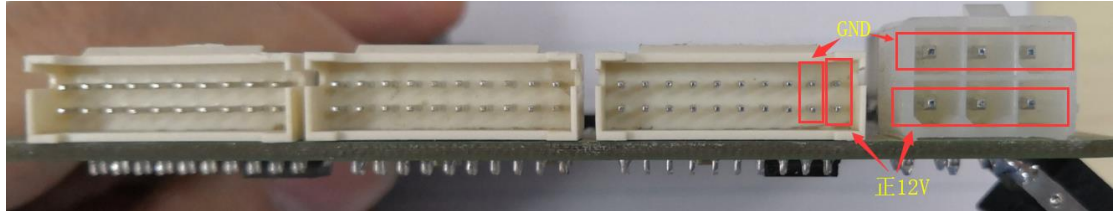


## 第一章：改 SD 卡启动和改电源

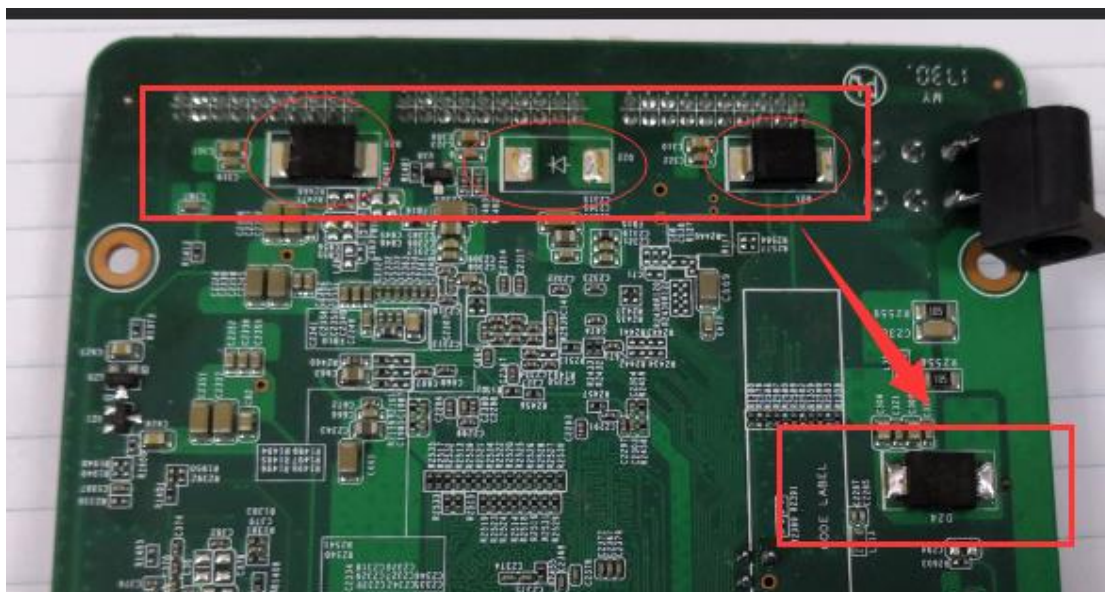
1、电源接口的正负极如下图，接的时候注意不要接错了。



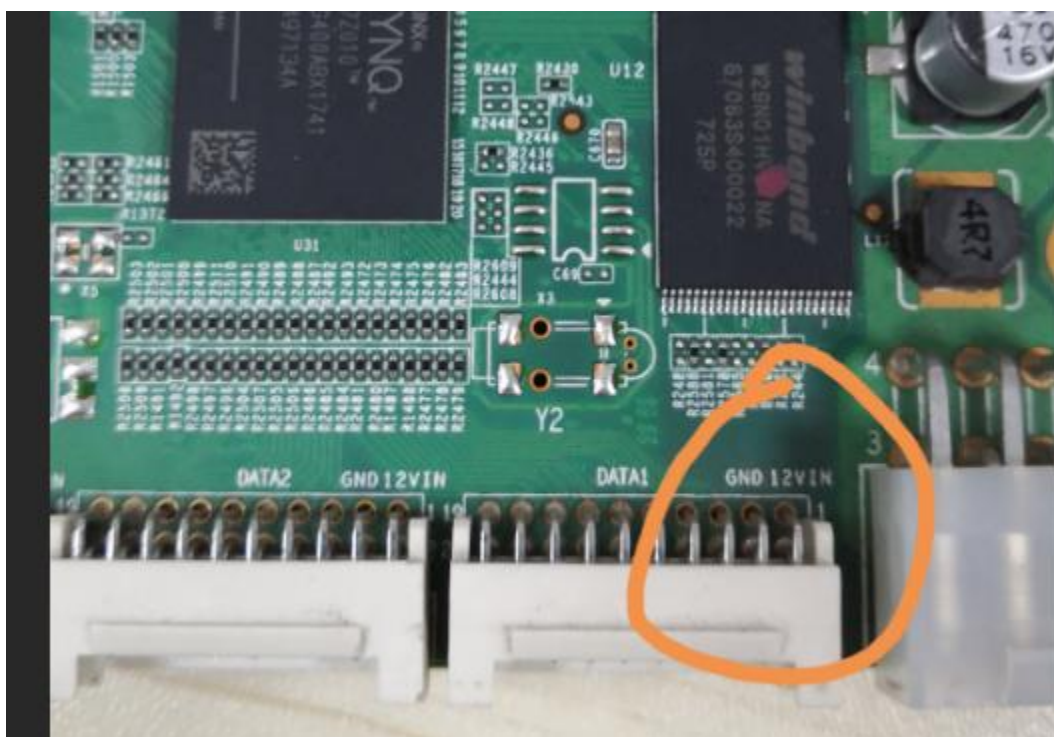
2、如果用 J4 的 6P 电源接口需要将背面的 D24 短接起来，或是焊接一个二极管就行，如下图：

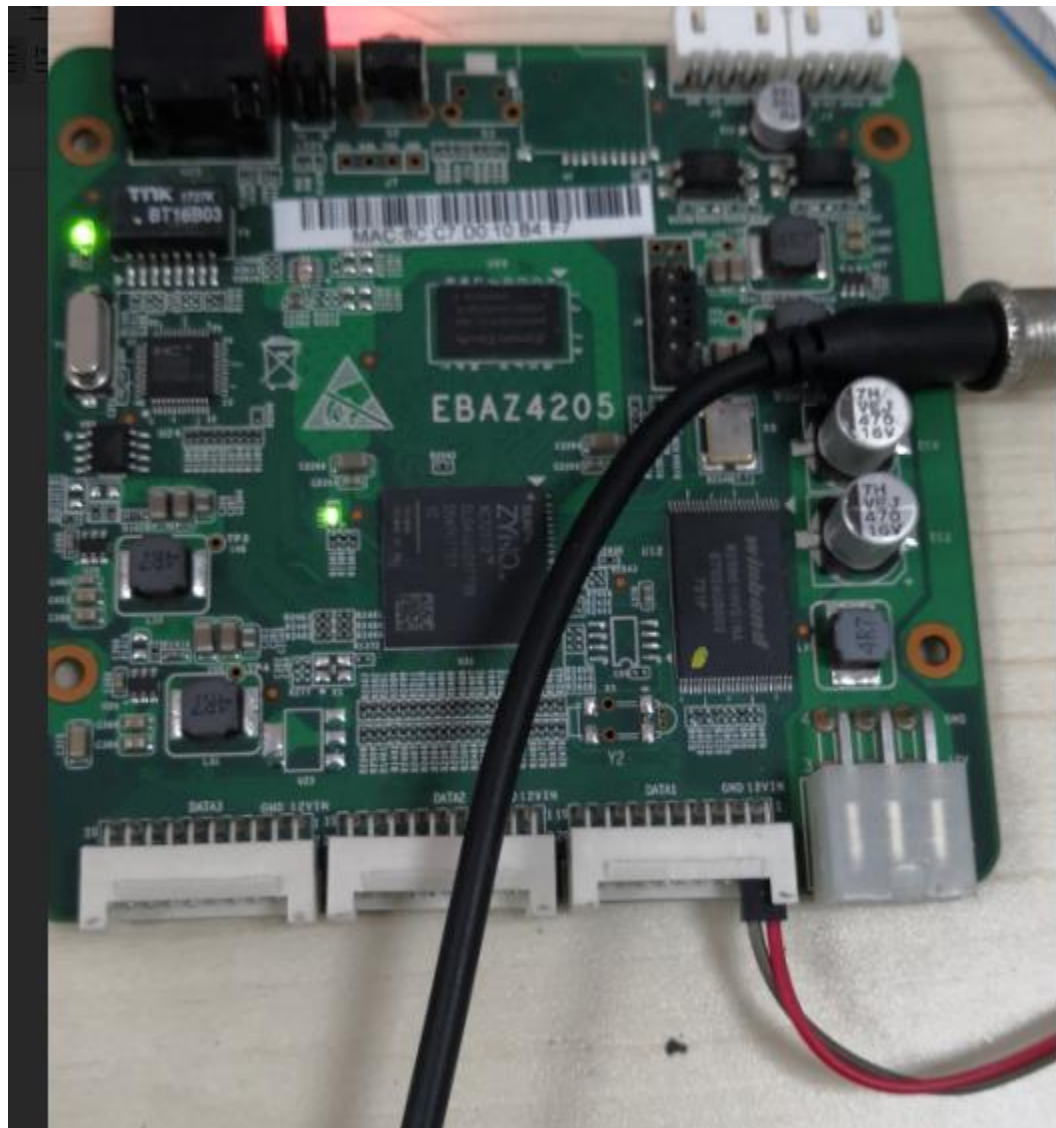


如果手头上没有二极管，可以将 D21、D22、D23 随便挪一个过去就行，注意二极管极性。



如果没有 6P 的电源，也可以焊接一个 DC-005 的电源头，如上图，注意方向，不要接反了。也可以接 PHD2.0 接口 DATA1、DATA2、DATA3 的 Pin 1(12V) Pin 3(GND)，如下图：







R2584挪到R2577

2、JTAG 口为 J8，需要用到的引脚为：

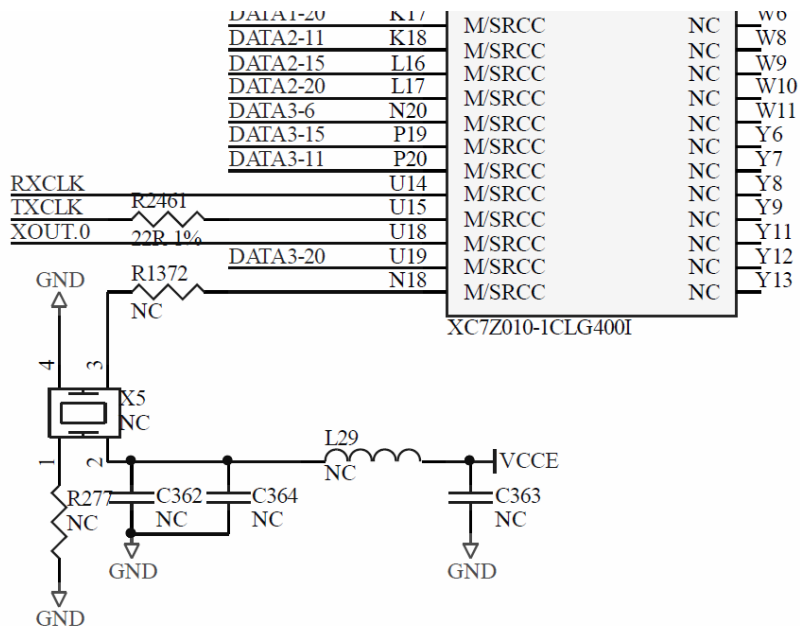
This image shows a close-up of the power supply board (EBAZ4205) from the HP DesignJet 845C. The board is green and populated with various electronic components. Two large black electrolytic capacitors, both labeled '4R7', are visible. A red arrow points to a small component labeled 'J3A' near the capacitors. The integrated circuit '74K17 04PTK' is also visible, along with various resistors and other surface components. The board is populated with components from manufacturers like Vishay, Murata, and others.



BOOT.bin

改好 SD 卡启动之后，将 放到 SD 卡，就可以 SD 卡启动，发现绿灯和红灯，一秒闪一次。

3、如果需要添加 PL 端的晶振，电路图如下，R1372 焊一个 50 欧姆以下的电阻都可以，L29 可以直接短接起来，至于晶振的大小，根据自己的需要焊接一个 50MHz 以下的 3225 封装的有源晶振就可以，FPGA 内部有 PLL，能够进行倍频。

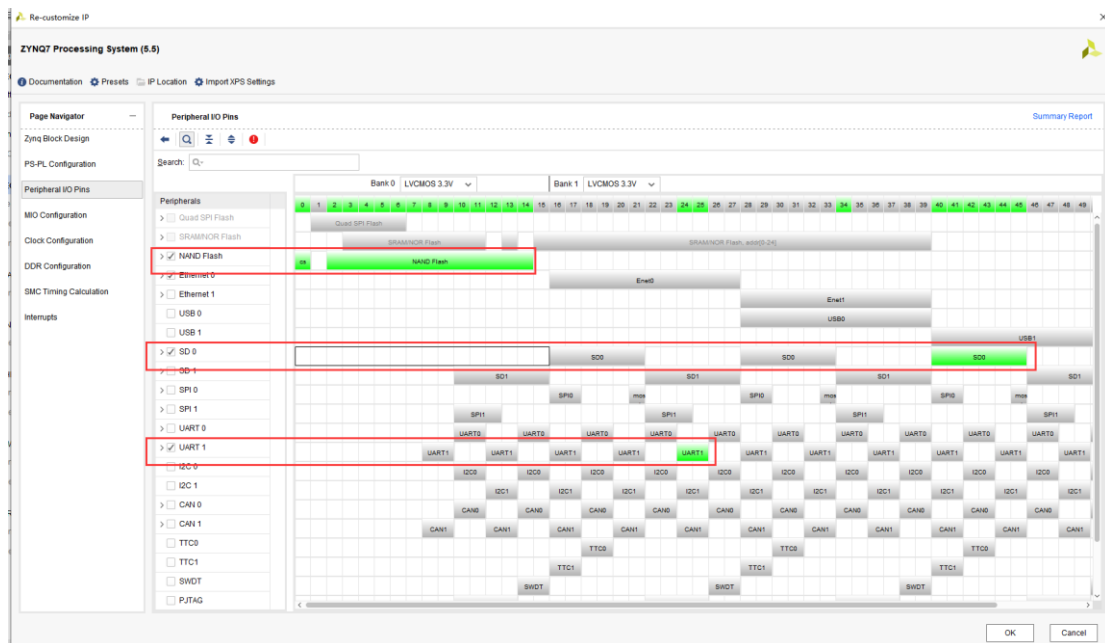


晶振在板上的位置如下图。

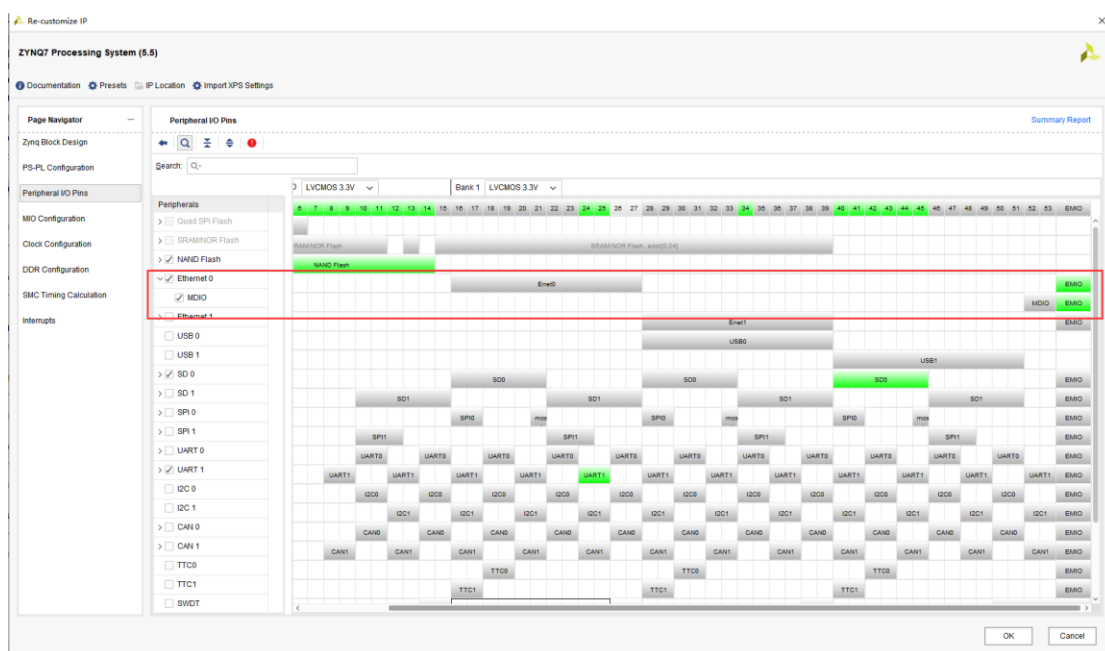


## 第二章：工程建立

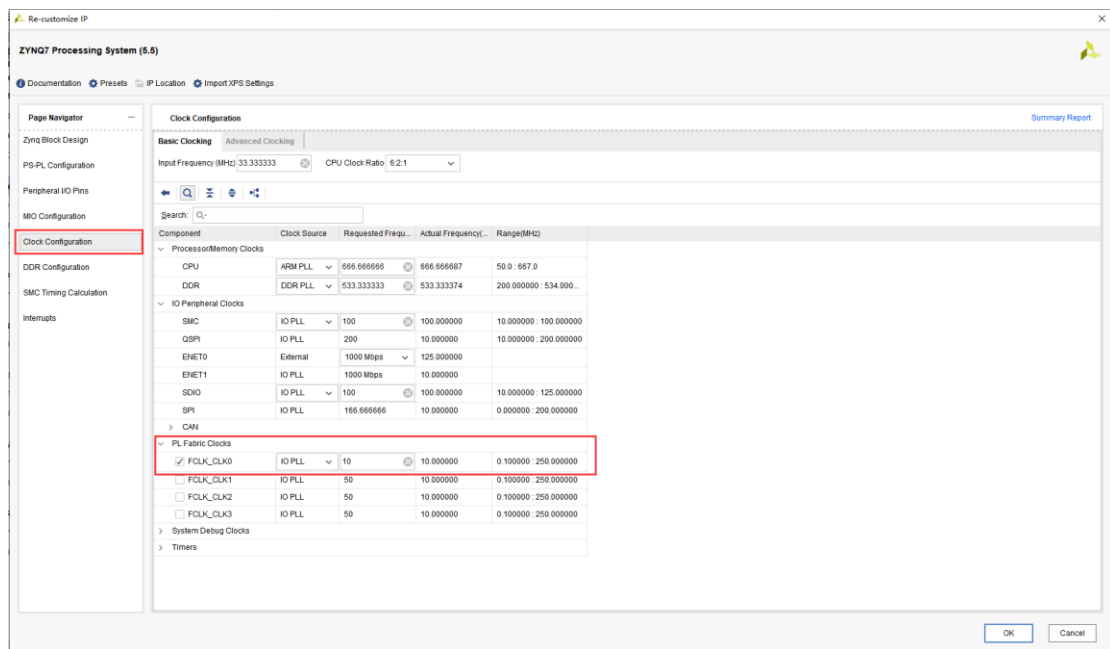
ZYNQ 设置如下：（我的工程是基于 Vivado 2018.2）其它版本的差不多。



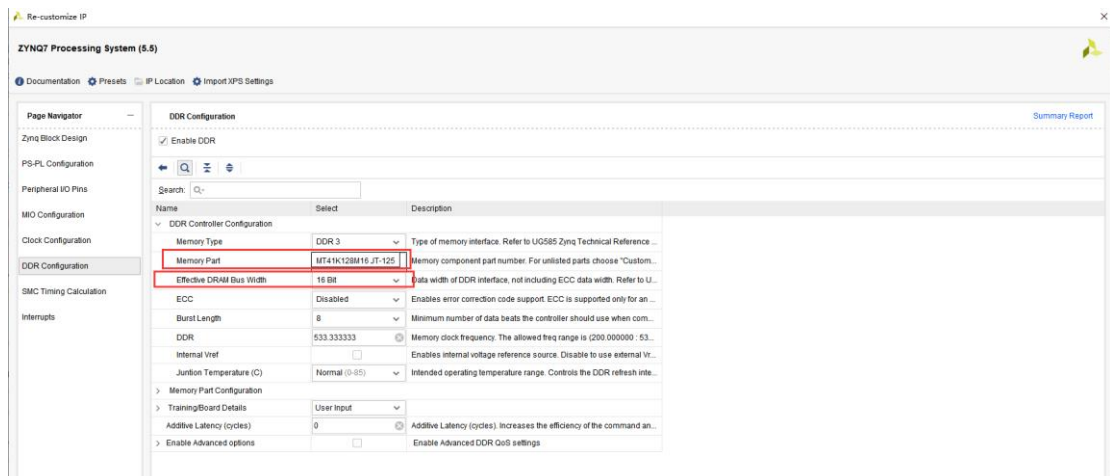
如上图，Nand flash 、SD 卡、UART1 管教选择分别如上，绿色表示管教选定。



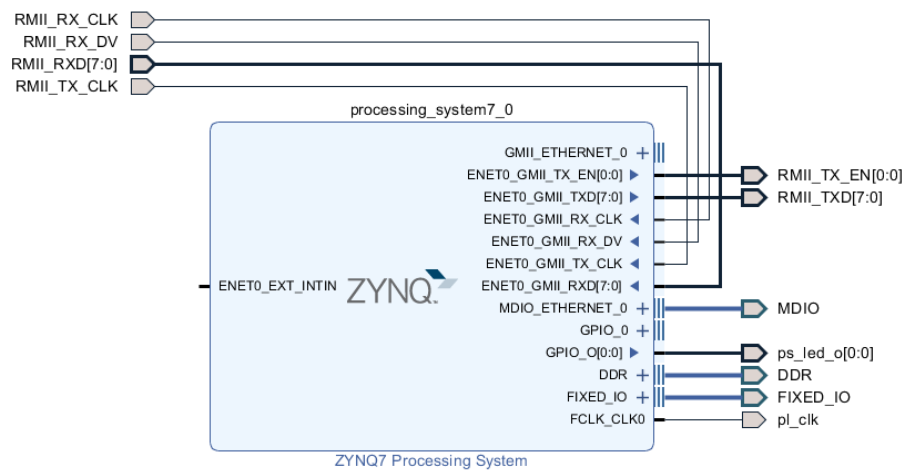
如上图，网口勾选 MDIO，都选择 EMIO。管脚约束请参考工程中的 top.xdc 文件。



如上图，因为 FPGA 端的晶振选焊的，所以 FPGA 用的时钟从 PS 端引出，需要选 FCLK\_CLK0，其输出时钟频率可以自己设置。



如上图，DDR 的设置，Memory Part 选择 MT41K128M16JT-125，数据位宽选择为 16Bit。



如上图，各个引脚的引出图，特别要注意 RMII 接口。